

РОССИЙСКАЯ ФЕДЕРАЦИЯ



ПАТЕНТ

НА ИЗОБРЕТЕНИЕ

№ 2803191

Управляемый безреактивный мультивибратор

Патентообладатель: *Федеральное государственное бюджетное образовательное учреждение высшего образования "Воронежский государственный технический университет" (RU)*

Авторы: *Остапенко Александр Григорьевич (RU),
Щеголеватых Александр Сергеевич (RU)*

Заявка № 2023103539

Приоритет изобретения 15 февраля 2023 г.
Дата государственной регистрации
в Государственном реестре изобретений
Российской Федерации 11 сентября 2023 г.
Срок действия исключительного права
на изобретение истекает 15 февраля 2043 г.



Руководитель Федеральной службы
по интеллектуальной собственности

Ю.С. Зубов



ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ

(12) ФОРМУЛА ИЗОБРЕТЕНИЯ К ПАТЕНТУ РОССИЙСКОЙ ФЕДЕРАЦИИ

(52) СПК

H03K 3/00 (2023.05); H03K 3/28 (2023.05); H03K 3/282 (2023.05)

(21)(22) Заявка: 2023103539, 15.02.2023

(24) Дата начала отсчета срока действия патента:
15.02.2023

Дата регистрации:
11.09.2023

Приоритет(ы):

(22) Дата подачи заявки: 15.02.2023

(45) Опубликовано: 11.09.2023 Бюл. № 26

Адрес для переписки:

394006, г. Воронеж, ул. 20-летия Октября, 84,
ФГБОУ ВО "ВГТУ", патентный отдел

(72) Автор(ы):

Остапенко Александр Григорьевич (RU),
Щеголевых Александр Сергеевич (RU)

(73) Патентообладатель(и):

Федеральное государственное бюджетное
образовательное учреждение высшего
образования "Воронежский государственный
технический университет" (RU)

(56) Список документов, цитированных в отчете
о поиске: SU 1429297 A1, 07.10.1988. SU 415783
A1, 15.02.1974. RU 169513 U1, 21.03.2017. US
3488513 A1, 06.01.1970.

(54) Управляемый безреактивный мультивибратор

(57) Формула изобретения

Управляемый безреактивный мультивибратор, содержащий два транзистора, четыре резистора, отличающийся тем, что база биполярного транзистора соединена со стоком униполярного транзистора, источником постоянного тока и первым выводом первого резистора, второй вывод которого подключен к полюсу источника питания, а коллектор биполярного транзистора соединен с затвором униполярного транзистора и первым выводом управляющего резистора, второй вывод которого связан с общей шиной источника питания, которая через третий резистор соединена с истоком униполярного транзистора, а эмиттер биполярного транзистора через четвертый резистор подключен к полюсу источника питания.