

РОССИЙСКАЯ ФЕДЕРАЦИЯ



ПАТЕНТ

НА ИЗОБРЕТЕНИЕ

№ 2798928

Устройство вычисления показателя активности обучаемых в учебном процессе

Патентообладатель: **Федеральное государственное бюджетное
образовательное учреждение высшего образования
"Воронежский государственный технический университет"**
(RU)

Авторы: **Ивлев Алексей Николаевич (RU), Терновская Ольга
Владимировна (RU), Ивлева Валерия Николаевна (RU), Ивлев
Дмитрий Алексеевич (RU), Терновская Екатерина Юрьевна
(RU)**

Заявка № 2022119063

Приоритет изобретения **11 июля 2022 г.**

Дата государственной регистрации
в Государственном реестре изобретений
Российской Федерации **29 июня 2023 г.**

Срок действия исключительного права
на изобретение истекает **11 июля 2042 г.**

Руководитель Федеральной службы
по интеллектуальной собственности

Ю.С. Зубов





ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ

(12) **ФОРМУЛА ИЗОБРЕТЕНИЯ К ПАТЕНТУ РОССИЙСКОЙ ФЕДЕРАЦИИ**

(52) СПК

G06F 7/57 (2023.02); G06F 17/10 (2023.02); G06Q 50/205 (2023.02)

(21)(22) Заявка: 2022119063, 11.07.2022

(24) Дата начала отсчета срока действия патента:
11.07.2022

Дата регистрации:
29.06.2023

Приоритет(ы):

(22) Дата подачи заявки: 11.07.2022

(45) Опубликовано: 29.06.2023 Бюл. № 19

Адрес для переписки:

394006, г. Воронеж, ул. 20-летия Октября, 84,
Федеральное государственное бюджетное
образовательное учреждение высшего
образования "Воронежский государственный
технический университет", патентный отдел

(72) Автор(ы):

Ивлев Алексей Николаевич (RU),
Терновская Ольга Владимировна (RU),
Ивлева Валерия Николаевна (RU),
Ивлев Дмитрий Алексеевич (RU),
Терновская Екатерина Юрьевна (RU)

(73) Патентообладатель(и):

Федеральное государственное бюджетное
образовательное учреждение высшего
образования "Воронежский государственный
технический университет" (RU)

(56) Список документов, цитированных в отчете
о поиске: RU 2369900 C1, 10.10.2009. RU 202671
U1, 02.03.2021. RU 188923 U1, 29.04.2019. WO
2019159013 A1, 22.08.2019.

(54) Устройство вычисления показателя активности обучаемых в учебном процессе

(57) Формула изобретения

Устройство вычисления показателя активности обучаемых в учебном процессе, содержащее задатчик количества баллов, набранных обучаемым в результате тестирования, выход которого соединен с первым входом первого делителя, второй вход которого соединен с выходом задатчика максимального количества баллов, а выход - с первым входом сумматора и вторым входом первого вычитателя; задатчик общего количества заданий теста, выход которого соединен со вторым входом третьего делителя и вторым входом второго делителя, первый вход которого соединен с выходом задатчика количества выполненных заданий теста; задатчик количества заданий, выполненных самостоятельно, выход которого соединен с первым входом третьего делителя, выход которого соединен с третьим входом сумматора, второй вход которого соединен с выходом второго делителя; задатчик количества баллов самооценки, выход которого соединен с первым входом четвертого делителя, второй вход которого соединен с выходом задатчика максимального количества баллов самооценки, а выход - с первым входом первого вычитателя, выход которого соединен со входом блока определения модуля числа, выход которого соединен со вторым входом второго вычитателя, первый вход которого соединен с выходом задатчика единичного сигнала, а выход - с пятым входом сумматора; задатчик количества занятий, посещенных

обучаемым, выход которого соединен с первым входом шестого делителя, второй вход которого соединен с выходом задатчика общего количества занятий, а выход - с четвертым входом сумматора, выход которого соединен с первым входом пятого делителя, выход которого соединен со входом блока отображения информации, отличающееся тем, что содержит задатчик сигнала, соответствующего числу шесть, выход которого соединен со вторым входом пятого делителя; задатчик количества разрешенных попыток тестирования, выход которого соединен с первым входом третьего вычитателя, первым входом четвертого вычитателя и третьим входом мультиплексора, второй вход которого соединен с выходом задатчика количества завершенных попыток тестирования до получения оценки «удовлетворительно», первый вход мультиплексора соединен с выходом задатчика единичного сигнала, а выход - со вторым входом третьего вычитателя, выход которого соединен с первым входом седьмого делителя, выход которого соединен с шестым входом сумматора, а второй вход - с выходом четвертого вычитателя, второй вход которого соединен с выходом задатчика единичного сигнала.

RU 2798928 C1